

Cours de Compilation-Exercices

Master d'Informatique M1 2011–2012

Semaine 8 — 7 novembre 2011

1 Rappels

On reprend le langage étudié lors de l'analyse sémantique. Ce langage manipule des entiers et des booléens et permet de définir des variables et des fonctions. Lors de la phase de génération de code, les localisations ne sont plus nécessaires dans l'arbre de syntaxe abstraite ni les types. On supposera que la phase d'analyse sémantique a reconstruit un programme dans le type suivant (cf. fichier `tree.mli`) en attribuant des noms uniques à chaque variable. Chaque utilisation de variable est de plus annotée afin de distinguer les variables locales des variables globales.

```
type local = Loc | Glob
type cte = Int of int | Bool of bool
type op = Plus | Mult | Div | Minus | Leq | Geq | Lt | Gt | Eq
type expr =
  | Cst of cte
  | Var of local * string
  | Binop of op * expr * expr
  | Letin of string * expr * expr
  | If of expr * expr * expr
  | Call of string * expr list
type decl =
  | Vdecl of string * expr
  | Fdecl of string * string list * expr
type program = decl list
```

On choisit un schéma de compilation où toutes les variables (arguments de fonction et variables locales) sont stockées sur la pile. Chaque fonction trouvera ses arguments sur la pile; le code de la fonction devra empiler, au début de son exécution, les valeurs sauvegardées des registres `$ra` et `$fp`, et définir la nouvelle valeur de `$fp` comme le sommet de pile à ce stade; ensuite, on devra réserver sur la pile l'espace nécessaire pour stocker les variables locales; au delà de cette zone, la pile sera utilisée pour stocker des calculs intermédiaires.

Dans la suite on considère le programme P suivant:

```
let a = 4;
let square(z:int):int = z*z;
let f(x:int,y:int):int = square(x)+square(y);
let result = let b = 2 in f(a,b)+a
```

1. Donner le code compilé pour les accès aux variables a , x et b .
2. Donner le code compilé pour les déclarations de a et $square$ dans le programme P .

Nous allons maintenant reprendre un compilateur déjà implémenté selon les conventions décrites plus haut, et réaliser deux extensions. Le code est à télécharger sur la page du cours.

Une fois téléchargé, la commande `make test` devrait compiler et tester le compilateur (les tests portent sur la valeur de la dernière variable déclarée, qui est affichée par le code assembleur généré). Quand vous modifiez le code, assurez vous que les tests passent toujours.

Prenez connaissance du fichier `code.ml`, en particulier la fonction de génération de code mais aussi la fonction `preproc` qui effectue une analyse préalable du programme pour calculer les informations liées aux tableaux d'activation.

2 Réursion terminale

La réursion terminale est un cas particulier de réursion où on peut limiter la taille de la pile. On dira qu'un identificateur f est *terminal* dans une expression e si l'une des conditions suivantes est vérifiée :

- f n'apparaît pas dans e ,
- $e = f(e_1, \dots, e_n)$ et f n'apparaît dans aucun des e_i ,
- $e = \text{if } e_0 \text{ then } e_1 \text{ else } e_2$ et f n'apparaît pas dans e_0 et est terminal dans e_1 et e_2 ;
- $e = \text{let } x = e_1 \text{ in } e_2$ et f n'apparaît pas dans e_1 et est terminal dans e_2 .

Une déclaration `let $f(x_1 : \tau_1, \dots, x_n : \tau_n) : \tau = e$` est réursive terminale si f est terminale dans e .

On peut par exemple écrire une version réursive terminale de la factorielle :

```
let fact_it(n:int,m:int)= if n<=0 then m else fact_it(n-1,n*m);
let fact(n:int):int = fact_it(n,1)
```

1. Soit f un identificateur terminal dans une expression e . Montrer que quand le calcul de e fait un appel à $f(u_1, \dots, u_n)$, la valeur retournée est directement celle de $f(u_1, \dots, u_n)$.
2. Si le corps de la fonction réursive terminale $f(x_1, \dots, x_n)$ fait un appel à $f(u_1, \dots, u_n)$, on décide d'empiler les valeurs de u_1, \dots, u_n à la place des arguments x_1, \dots, x_n et de mettre la valeur de retour de $f(u_1, \dots, u_n)$ à la place de la valeur de retour $f(x_1, \dots, x_n)$.

Donner un code assembleur pour `fact_it` qui respecte cette convention.

Quelle est la taille maximale de pile utilisée par cette implémentation de la factorielle?

3. Modifier la génération de code pour optimiser les appels réursifs terminaux: (1) détecter les fonctions réursives terminales dans la phase de preprocessing, et remplir une table indiquant pour chaque fonction du programme si elle est réursive terminale ou non, puis (2) adapter la génération de code pour optimiser les appels réursifs des fonctions réursives terminales. Vérifier que la génération de code modifiée produit le bon code pour la factorielle.

3 Tableaux

On ajoute à notre langage des tableaux d'entiers. La construction d'un nouveau tableau s'écrit `[a;b;c;d]`, et l'accès à une case est noté `t[i]`. Les tableaux sont passés par référence.

1. Adapter notre code pour supporter cette extension du langage. Pour cela, ajouter:
 - un nouveau type d'expression dans `base.ml` pour les tableaux d'entiers,
 - de nouvelles expression pour dénoter la construction d'un tableau et l'accès à une case dans `ast.mli` et `tree.mli`,
 - les tokens pour les symboles `[` et `]`, et étendre les analyseurs lexicaux et syntaxiques pour accepter ces constructions dans les fichiers sources.

Étendre enfin l'analyse sémantique: les expressions composant un tableau doivent être des entiers, et l'index utilisé lors de l'accès à une cellule aussi.

Pour la génération de code, on allouera les tableaux sur le tas, et on ne libèrera jamais la mémoire allouée. Pour cela, on utilise l'appel système `sbrk` pour étendre le tas, avec la suite d'instructions MIPS suivante:

```
li $a0, <size> # <size> = nombre d'octets à allouer
li $v0, 9      # code du syscall sbrk
syscall
```

A l'issue de l'exécution de ces instructions, le registre `$v0` contient l'adresse du début de la zone allouée. Les valeurs des cases du tableau seront donc stockées aux adresses `0($v0)`, `4($v0)`, etc.

- Implémenter la génération de code pour les deux nouveaux types d'expression, de façon à passer les deux derniers tests.

Rappels sur les instructions MIPS

- initialisation

<code>li</code>	<code>\$r0, C</code>	$\$r0 \leftarrow C$
<code>lui</code>	<code>\$r0, C</code>	$\$r0 \leftarrow 2^{16} C$
<code>move</code>	<code>\$r0, \$r1</code>	$\$r0 \leftarrow \$r1$

- arithmétique entre registres:

<code>add</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow \$r1 + \$r2$
<code>addi</code>	<code>\$r0, \$r1, C</code>	$\$r0 \leftarrow \$r1 + C$
<code>sub</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow \$r1 - \$r2$
<code>div</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow \$r1 / \$r2$
<code>div</code>	<code>\$r1, \$r2</code>	$\$lo \leftarrow \$r1 / \$r2; \$hi \leftarrow \$r1 \bmod \$r2$
<code>mul</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow \$r1 \times \$r2$ (pas d'overflow)
<code>neg</code>	<code>\$r0, \$r1</code>	$\$r0 \leftarrow -\$r1$

- Test égalité et inégalité

<code>slt</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow 1$ si $\$r1 < \$r2$ et $\$r0 \leftarrow 0$ sinon
<code>slti</code>	<code>\$r0, \$r1, C</code>	$\$r0 \leftarrow 1$ si $\$r1 < C$ et $\$r0 \leftarrow 0$ sinon
<code>sle</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow 1$ si $\$r1 \leq \$r2$ et $\$r0 \leftarrow 0$ sinon
<code>seq</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow 1$ si $\$r1 = \$r2$ et $\$r0 \leftarrow 0$ sinon
<code>sne</code>	<code>\$r0, \$r1, \$r2</code>	$\$r0 \leftarrow 1$ si $\$r1 \neq \$r2$ et $\$r0 \leftarrow 0$ sinon

- Stocker une adresse :

<code>la</code>	<code>\$r0, adr</code>	$\$r0 \leftarrow \text{adr}$
-----------------	------------------------	------------------------------

- Lire en mémoire :

<code>lw</code>	<code>\$r0, adr</code>	$\$r0 \leftarrow \text{mem}[\text{adr}], \text{lit un mot}$
-----------------	------------------------	---

- Stocker en mémoire

<code>sw</code>	<code>\$r0, adr</code>	$\text{mem}[\text{adr}] \leftarrow \$r0, \text{stocke un mot}$
-----------------	------------------------	--

- Instructions de saut

<code>beq</code>	<code>\$r0, \$r1, label</code>	branchement conditionnel si $\$r0 = \$r1$
<code>beqz</code>	<code>\$r0, label</code>	branchement conditionnel si $\$r0 = 0$
<code>bgt</code>	<code>\$r0, \$r1, label</code>	branchement conditionnel si $\$r0 > \$r1$
<code>bgtz</code>	<code>\$r0, label</code>	branchement conditionnel si $\$r0 > 0$

Les versions `beqzal`, `bgtzal`...assurent de plus la sauvegarde de l'instruction suivante dans le registre `$ra`.

- Saut inconditionnel dont la destination est stockée sur 26 bits

<code>j</code>	<code>label</code>	branchement inconditionnel
<code>jal</code>	<code>label</code>	branchement inconditionnel avec sauvegarde dans <code>\$ra</code> de l'instruction suivante
<code>jr</code>	<code>\$r0</code>	branchement inconditionnel à l'adresse dans <code>\$r0</code>

aussi `jalr` ...