

DATE	SEM	COURS	TD/TP
04/09/2017	1	Représentation de l'information : entiers	TD1: entiers
11/09/2017	2	Architecture logicielle : instructions AL	TD2 : Instructions AL
18/09/2017	3	Architecture logicielle : instructions mémoire	TP1: inst AL + mémoire
25/09/2017	4	Architecture logicielle : instructions de branchement	TD3 : instructions mémoire
02/10/2017	5	Compilation des boucles	TD4 : Conditionnelles & Boucles
09/10/2017	6	Procédures et pile d'exécution	TP2 : Boucles
16/10/2017	7	Compléments & révisions	TP3 Pile
23/10/2017	X	PARTIELS	PARTIELS
30/10/2017	X	vacances	vacances
06/11/2017	8	Circuits combinatoires	TP4 intro logsim
13/11/2017	9	Circuits séquentiels	TD5 C. Combinatoires
20/11/2017	10	Microarchitecture	TD6 C. séquentiels
27/11/2017	11	Compléments	TD7 Microarchitecture
04/12/2017	12	Flottants	TP5 Microarchitecture
11/12/2017	13	Mémoire + introduction aux architectures avancées.	TD8 Flottants + révisions